

### **Zadania na 07 i 14.11.2016r.**

#### **A# - zaprojektować**

1. Zrealizować dwójkę liczącą z wykorzystaniem przerzutników D i JK
2. Korzystając z punktu 1. zrealizować licznik asynchroniczny modulo 8
3. Zaprojektować licznik asynchroniczny modulo 13
4. Zaprojektować licznik synchroniczny modulo 5 liczący wstecz
5. Zbudować przerzutnik RS w technice NOR i NAND
6. Wykorzystując przerzutnik JK zamodelować przerzutniki D i T
7. Zrealizować 3-bitowy rejestr przesuwający wstecz i w przód z równoległym wpisem informacji

#### **B# - zaprojektować**

1. Zrealizować dwójkę liczącą z wykorzystaniem przerzutników D i JK
2. Korzystając z punktu 1. zrealizować licznik asynchroniczny modulo 8
3. Zaprojektować licznik asynchroniczny modulo 11 liczący wstecz
4. Zaprojektować licznik synchroniczny modulo 9
5. Zbudować przerzutnik RS w technice NOR i NAND
6. Wykorzystując przerzutnik JK zamodelować przerzutniki D i T
7. Zrealizować rejestr szeregowy przesuwający z równoległym wpisem informacji

#### **C# - zaprojektować**

1. Zrealizować dwójkę liczącą z wykorzystaniem przerzutników D i JK
2. Korzystając z punktu 1. zrealizować licznik asynchroniczny modulo 8
3. Zaprojektować licznik asynchroniczny modulo 14
4. Zaprojektować licznik synchroniczny modulo 7 liczący wstecz
5. Zbudować przerzutnik RS w technice NOR i NAND
6. Wykorzystując przerzutnik JK zamodelować przerzutniki D i T
7. Zrealizować rejestr szeregowy przesuwający z równoległym wpisem informacji

#### **D# - zaprojektować**

1. Zrealizować dwójkę liczącą z wykorzystaniem przerzutników D i JK
2. Korzystając z punktu 1. zrealizować licznik asynchroniczny modulo 8
3. Zaprojektować licznik asynchroniczny modulo 12
4. Zaprojektować licznik synchroniczny modulo 6 liczący wstecz
5. Zbudować przerzutnik RS w technice NOR i NAND
6. Wykorzystując przerzutnik JK zamodelować przerzutniki D i T
7. Zrealizować układ realizujący uzupełnienie do dwóch liczby zapisanej w rejestrze 4-bitowym

#### **E# - zaprojektować**

1. Zrealizować dwójkę liczącą z wykorzystaniem przerzutników D i JK
2. Korzystając z punktu 1. zrealizować licznik asynchroniczny modulo 8
3. Zaprojektować licznik asynchroniczny modulo 13 liczący wstecz
4. Zaprojektować licznik synchroniczny modulo 5
5. Zbudować przerzutnik RS w technice NOR i NAND
6. Wykorzystując przerzutnik JK zamodelować przerzutniki D i T
7. Zrealizować szeregowy rejestr z równoległym wpisem informacji przesuwający wstecz

#### **F# - zaprojektować**

1. Zrealizować dwójkę liczącą z wykorzystaniem przerzutników D i JK
2. Korzystając z punktu 1. zrealizować licznik asynchroniczny modulo 8
3. Zaprojektować licznik asynchroniczny modulo 14 liczący wstecz
4. Zaprojektować licznik synchroniczny modulo 11
5. Zbudować przerzutnik RS w technice NOR i NAND
6. Wykorzystując przerzutnik JK zamodelować przerzutniki D i T
7. Zrealizować szeregowy rejestr z równoległym wpisem informacji przesuwający wstecz